

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété
Intellectuelle
Bureau international



(43) Date de la publication internationale
27 octobre 2005 (27.10.2005)

PCT

(10) Numéro de publication internationale
WO 2005/101160 A1

(51) Classification internationale des brevets⁷ : G06F 1/00

(72) Inventeurs; et

(21) Numéro de la demande internationale :

(75) Inventeurs/Déposants (*pour US seulement*) : BRESSY,
Philippe [FR/FR]; 8, rue du Lançon, F-83190 Ollioules
(FR). PERROTEY, Gilles [FR/FR]; 672, Chemin de la
République, F-13420 Gemenos (FR).

(22) Date de dépôt international : 17 mars 2005 (17.03.2005)

(74) Mandataire : DOMANGE, Maxime; Cabinet Beau de
Loménie, 232, avenue du Prado, F-13295 Marseille Cedex
08 (FR).

(25) Langue de dépôt : français

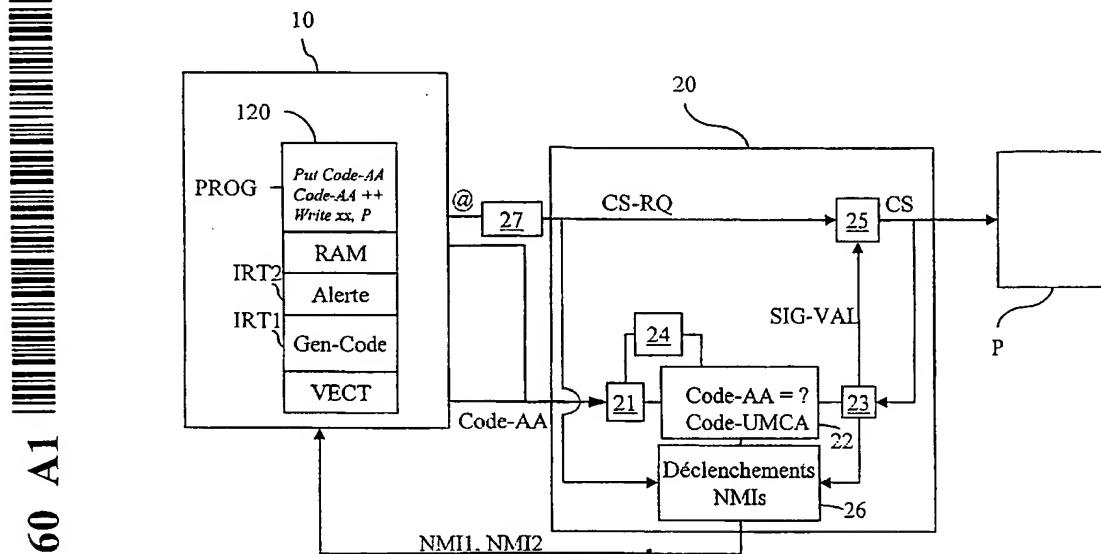
(81) États désignés (*sauf indication contraire, pour tout titre de protection nationale disponible*) : AE, AG, AL, AM, AT,
AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO,
CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB,
GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG,
KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG,
MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH,
PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM,

(26) Langue de publication : français

[Suite sur la page suivante]

(54) Title: METHOD AND DEVICE FOR CONTROLLING AN ACCESS TO PERIPHERALS

(54) Titre : PROCEDE ET DISPOSITIF POUR CONTROLER L'ACCES A UN PERIPHERIQUE



26 ...TRIGGERING

WO 2005/101160 A1

(57) Abstract: The inventive method for controlling by a processor the access to peripherals thereof consists in triggering (E34) the processor breaker called a control breaker, in obtaining (E37) an authorisation code for accessing to the peripherals from the processor consecutively to said triggering, in comparing (E38) the access authorisation code (Code-AA) with a predetermined reference value (Code-UMCA) and in generating (E50) an electric signal for validating an access signal to the peripherals according to said comparison stage (E30).

[Suite sur la page suivante]



TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM,
ZW.

(84) États désignés (*sauf indication contraire, pour tout titre de protection régionale disponible*) : ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasien (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Déclaration en vertu de la règle 4.17 :

— relative à la qualité d'inventeur (règle 4.17.iv)) pour US seulement

Publiée :

- avec rapport de recherche internationale
- avant l'expiration du délai prévu pour la modification des revendications, sera republiée si des modifications sont reçues

En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.

(57) Abrégé : Ce procédé pour contrôler l'accès, par un processeur à un périphérique de ce processeur, comporte les étapes suivantes - déclenchement (E34) d'une interruption du processeur, dite interruption de contrôle; - obtention (E37), en provenance du processeur et consécutivement à ce déclenchement, d'un code d'autorisation d'accès (Code-AA) au périphérique; - comparaison (E38) du code d'autorisation d'accès (Code-AA) avec une valeur de référence prédéterminée (Code-UMCA); - génération (E50) d'un signal électrique de validation d'un signal d'accès à ce périphérique, en fonction du résultat de ladite étape de comparaison (E30).